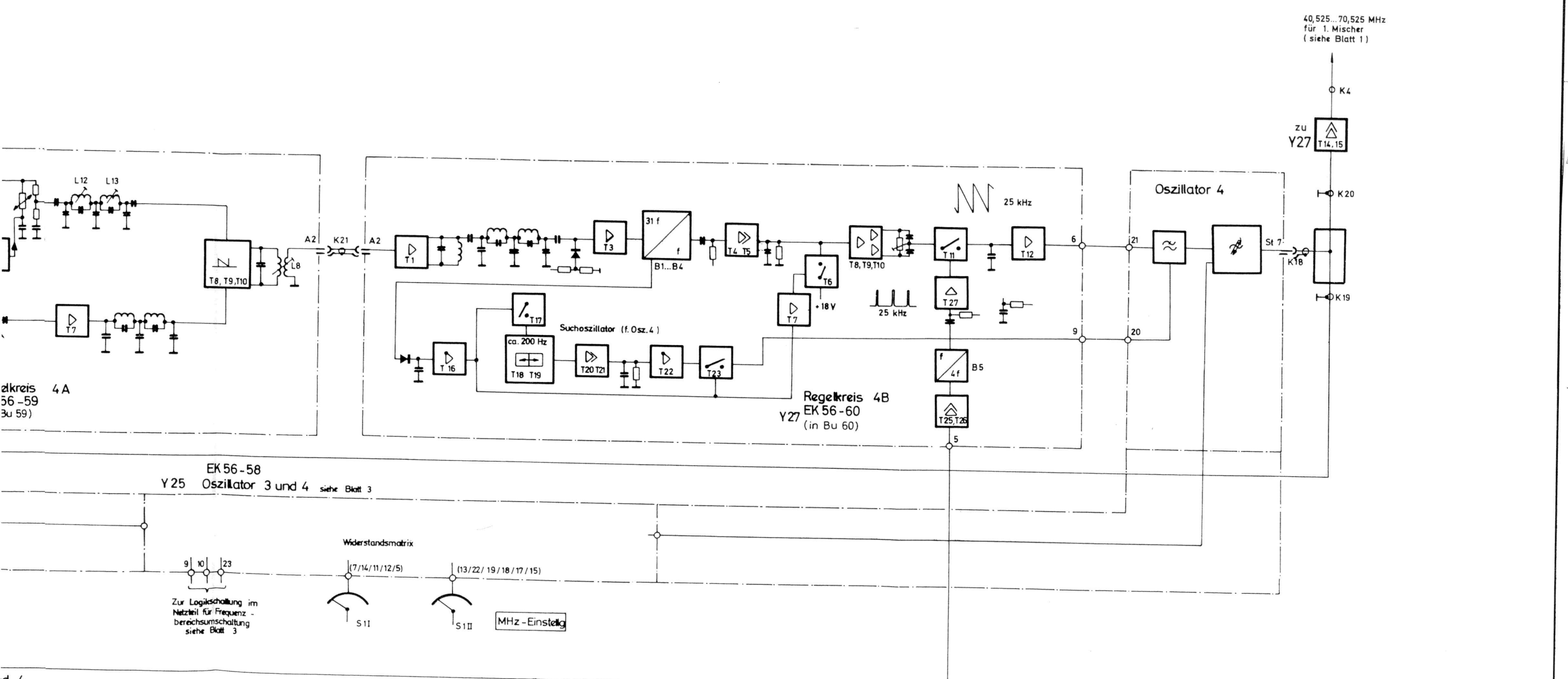




dkreis 4 A
56-59
zu 59)

EK 56-58
Y25 Oszillator 3 und 4 siehe Blatt 3

Widerstandsmatrix
Zur Logikschaltung im
Netzteil für Frequenz-
bereichsumschaltung
siehe Blatt 3
S1I
S1II
MHz-Einstellg

id 4

3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	25	26	27	28	29 ^{x)}
40	41	42	43	44	45	46	47	48	49	50	51	52	53	54	55	56	57	58	59	60	61	62	63	64	65	66
325	44,525	45,525	46,525	47,525	48,525	49,525	50,525	51,525	52,525	53,525	54,525	55,525	56,525	57,525	58,525	59,525	60,525	61,525	62,525	63,525	64,525	65,525	66,525	67,525	68,525	69,525

x) Frequenz wird jeweils geregelt
von angegebenen Wert bis zu
1 MHz darüber
z.B. 29,000 MHz : 69,525 MHz
29,999 MHz : 70,524 MHz

Frequenzaufbereitung für 1. und 2. Mischer
(40,525...70,525 MHz und 40 000 MHz)

